



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: B12012-IDE

PART NO : _____

VERSION : V1.00

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362

目录

1	软件注册	3
2	人机界面	5
3	使用说明	7

1 软件注册

软件注册请依照下列步骤进行注册。

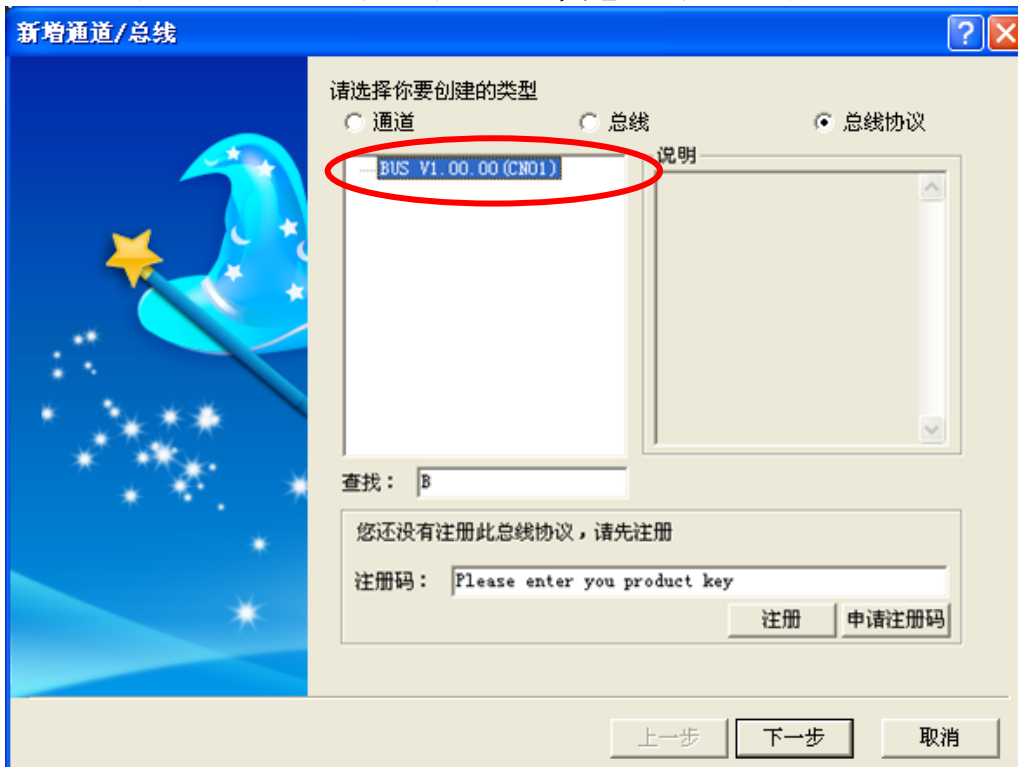
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

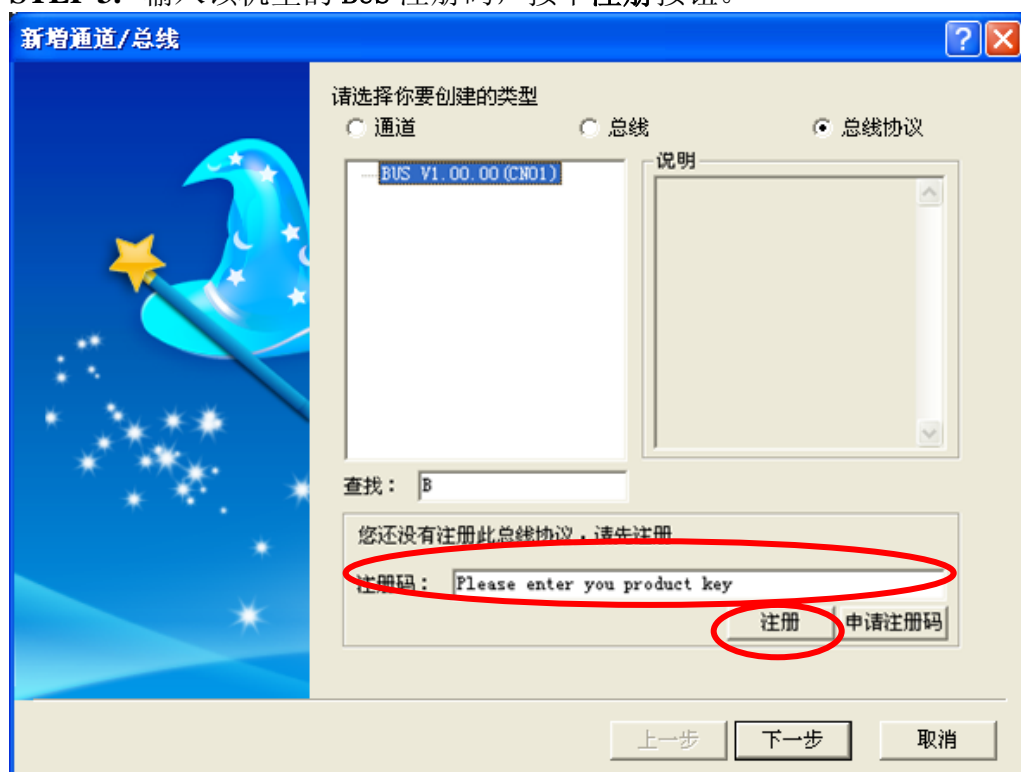
STEP 1. 打开逻辑分析仪软体，在采样->新增通道/总线菜单，调出新增通道/总线对话框。



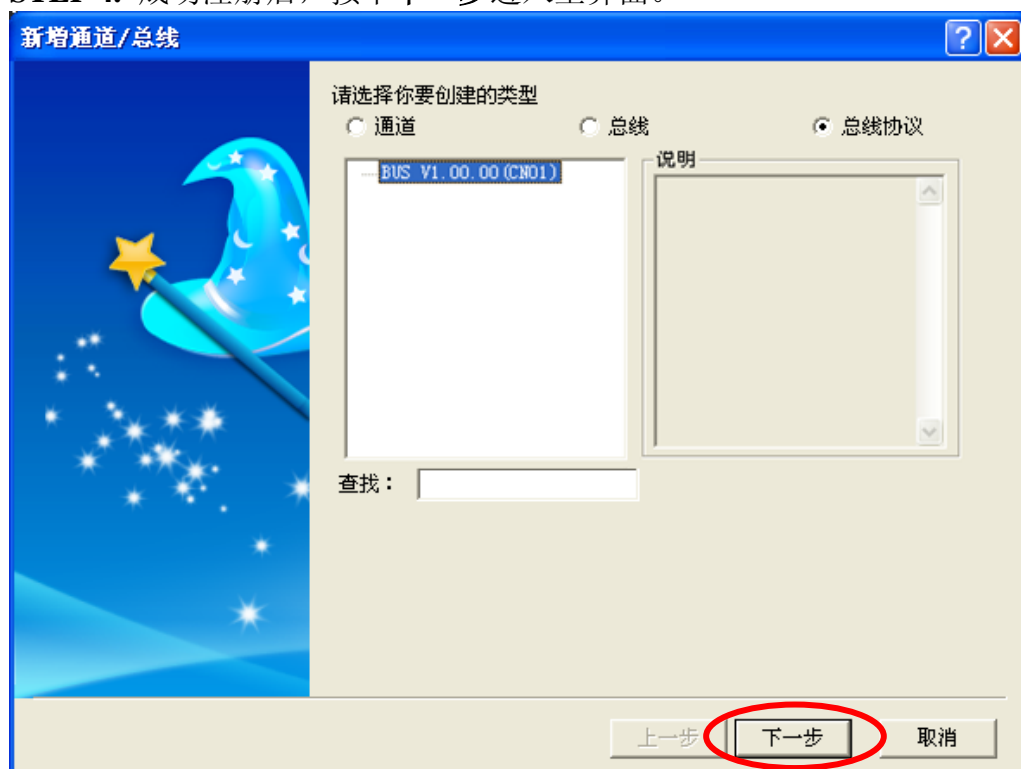
STEP 2. 在新增通道/总线对话框，展开其它总线类，选择 BUS。



STEP 3. 输入该机型的 BUS 注册码，按下注册按钮。



STEP 4. 成功注册后，按下下一步进入主界面。



2 人机界面

设定部分，请参考下图界面。

设定页



The image shows a software window titled "IDE总线协议" (IDE Bus Protocol). It contains two main sections: "总线协议设定" (Bus Protocol Setting) and "总线协议格式" (Bus Protocol Format). The "总线协议设定" section has two dropdown menus: "模式选择" (Mode Selection) set to "IDE/ATA7" and "采样边沿" (Sampling Edge) set to "下降沿" (Falling Edge). The "总线协议格式" section has a "设定..." (Setting...) button. Below these is the "通道设定" (Channel Setting) section, which contains a grid of dropdown menus for various signals: DMARQ (A0), DMACK (A1), CS0 (A2), CS1 (A3), A0 (A4), A1 (A5), A2 (A6), IORD (A7), IOWR (B0), IORDY (B1), D0-D15 (B2), and a signal labeled "---->" (D2). At the bottom of the window are four buttons: "默认值" (Default Value), "上一步" (Previous Step), "下一步" (Next Step), and "取消" (Cancel).

模式选择：

选择 IDE 的工作模式，暂时只有 IDE/ATA7 可以选择，以后有可能添加另外几种模式。

采样边沿：可选择上升沿或下降沿，默认为下降沿。

通道设定：

IDE 模组需要 26 线解码，DMARQ 为 DMA 模式启动；DMACK 为 DMA 模式回应；CS0/CS1 为选择数据；A0/A1/A2 为寄存器地址；IORD 为数据读；IOWR 为数据写；IORDY 为数据暂停；D0~D15 为数据线。

总线协议格式设定：

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
Read		默认	Write		默认
Status Register		默认	Control Register		默认
Sector Count Register		默认	LBA Low Register		默认
LBA Mid Register		默认	LBA High Register		默认
Error Register		默认	Data		默认
Command Register		默认	Features Register		默认
Device Register		默认			

确定 取消 默认值

可依使用者喜好调整各封包颜色。使用者也可自定义二进制、十进制、十六进制或 ASCII 码显示；波形区、封包列表各进制显示受模组控制。默认进制显示以主程式控制，选择项显示为默认。

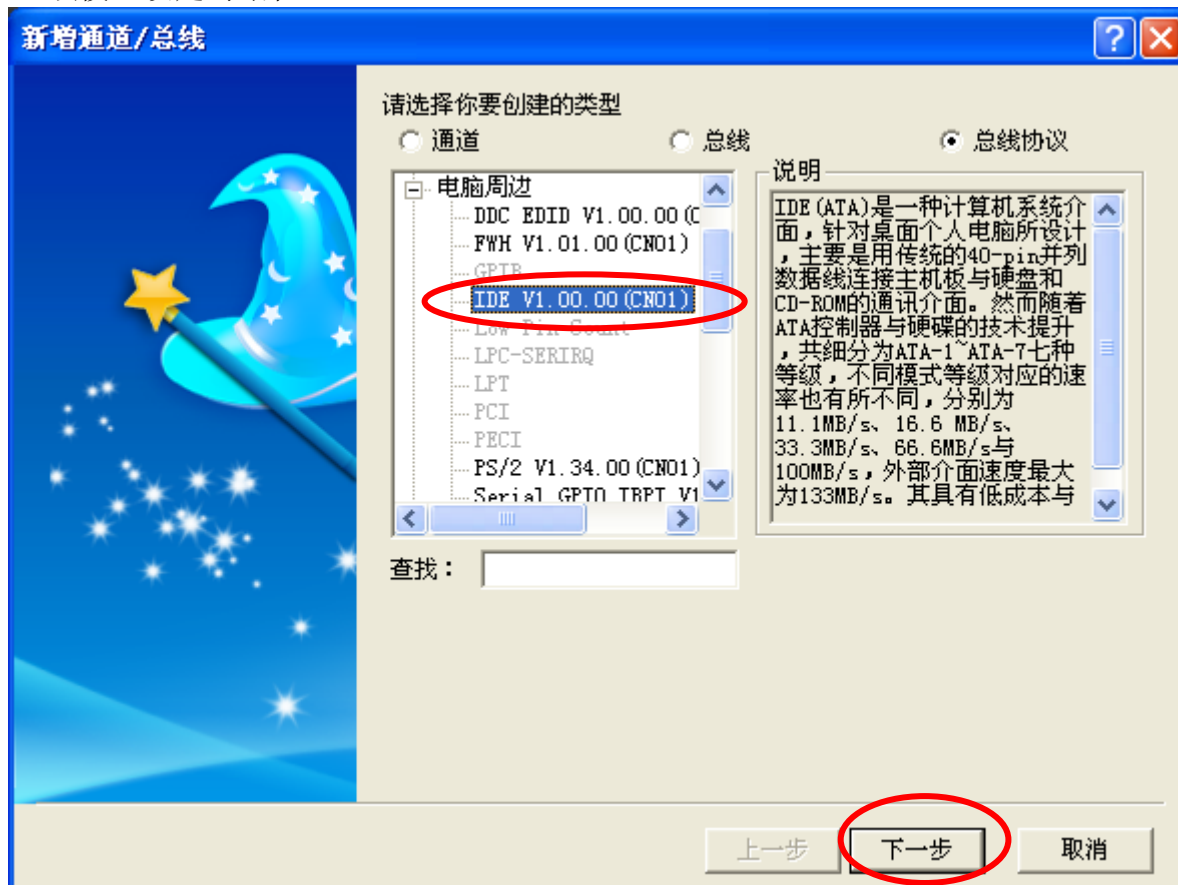


3 使用说明

STEP 1. 在采样->新增通道/总线菜单，调出新增通道/总线对话框。



STEP 2. 在总线属性对话框，展开电脑周边接口，点选 IDE V1.00.00(CN01)，再单击下一步按钮，调出该模组设定对话框。



STEP 3. 模式选择设定。



IDE总线协议

总线协议设定

模式选择：IDE/ATA7

采样边沿：下降沿

总线协议格式

设定...

通道设定

DMARQ:	A0	DMACK:	A1	CS0:	A2
CS1:	A3	A0:	A4	A1:	A5
A2:	A6	IORD:	A7	IOWR:	B0
IORDY:	B1	D0-D15:	B2	---->	D2

默认值 上一步 下一步 取消

STEP 4. 采样边沿设定。



IDE总线协议

总线协议设定

模式选择：IDE/ATA7

采样边沿：下降沿

总线协议格式

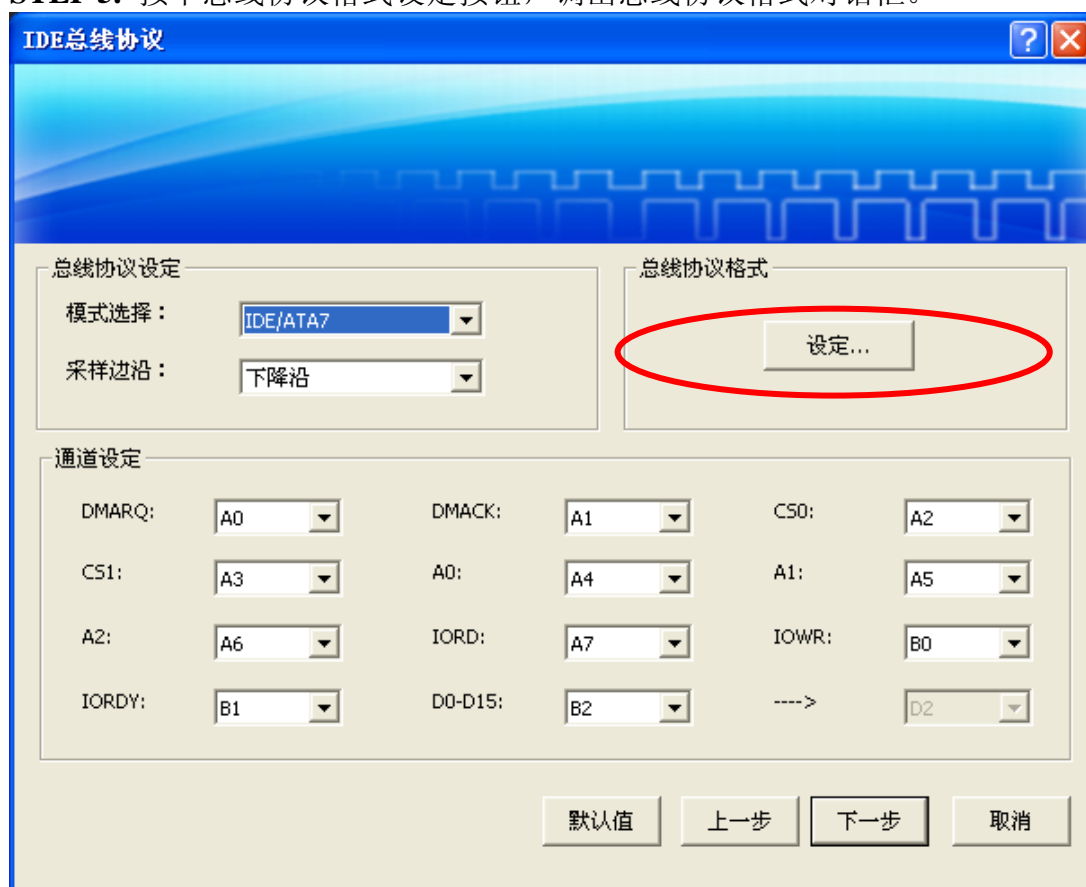
设定...

通道设定

DMARQ:	A0	DMACK:	A1	CS0:	A2
CS1:	A3	A0:	A4	A1:	A5
A2:	A6	IORD:	A7	IOWR:	B0
IORDY:	B1	D0-D15:	B2	---->	D2

默认值 上一步 下一步 取消

STEP 5. 按下总线协议格式设定按钮，调出总线协议格式对话框。



STEP 6. 总线协议格式设定。



STEP 7. 通道设定。

IDE总线协议

总线协议设定

模式选择：IDE/ATA7

采样边沿：下降沿

总线协议格式

设定...

通道设定

DMARQ: A0 DMACK: A1 CS0: A2

CS1: A3 A0: A4 A1: A5

A2: A6 IORD: A7 IOWR: B0

IORDY: B1 D0-D15: B2 ----> D2

默认值 上一步 下一步 取消

STEP 8. 确定后，按下下一步按钮，完成所有设定

IDE总线协议

总线协议设定

模式选择：IDE/ATA7

采样边沿：下降沿

总线协议格式

设定...

通道设定

DMARQ: A0 DMACK: A1 CS0: A2

CS1: A3 A0: A4 A1: A5

A2: A6 IORD: A7 IOWR: B0

IORDY: B1 D0-D15: B2 ----> D2

默认值 上一步 **下一步** 取消

STEP 9. 输入总线名称及点选是否清除软件中其它的总线和通道，按下完成按钮。



新增通道/总线

请输入总线名称:

BUSO

是否清除软件中其它的总线和通道?

☐ 是的，清除

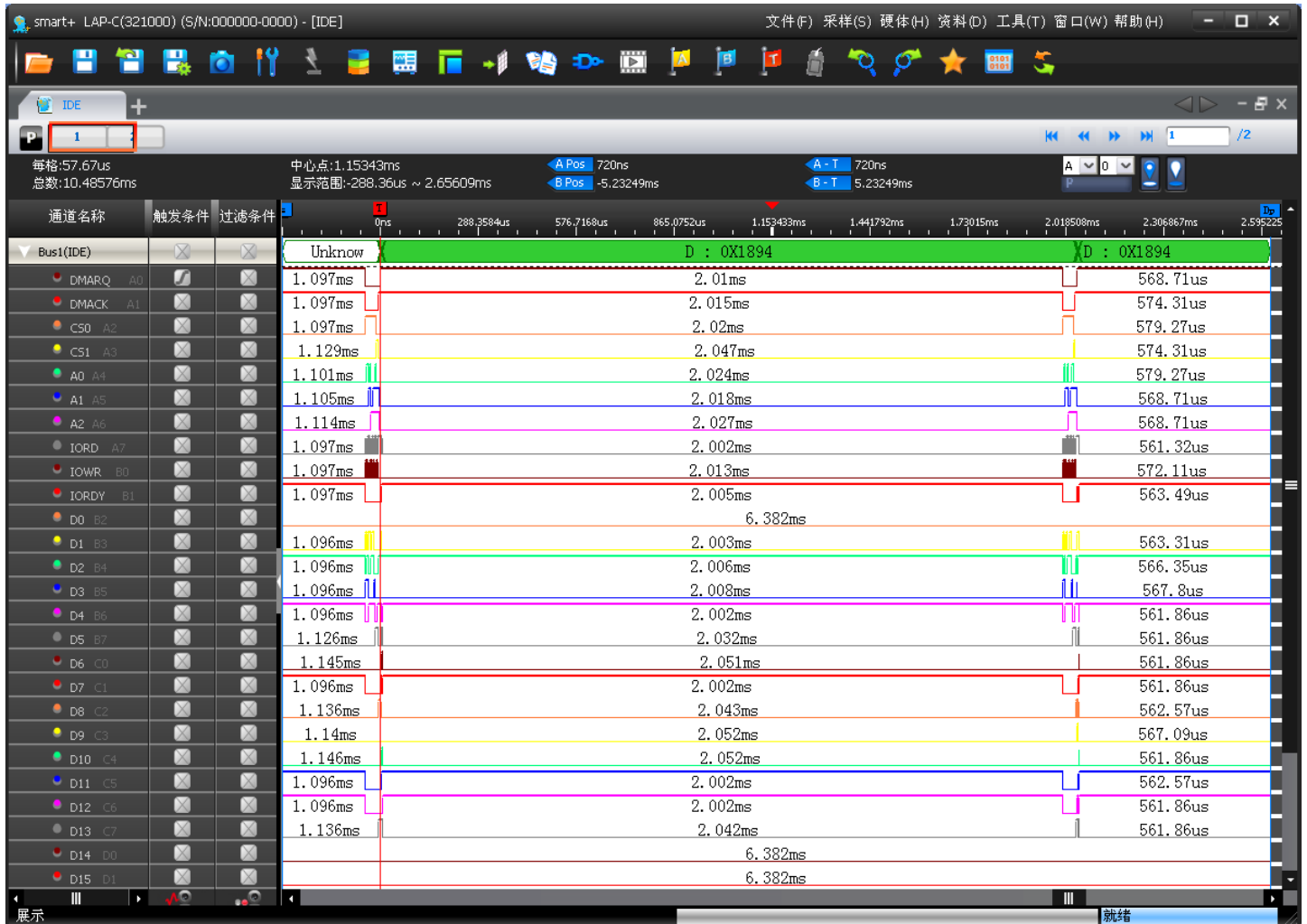
☒ 否，保留

上一步 完成 取消



STEP 10. 总线协议解码完成图示，设定条件为上升沿触发、内存为 1M、采样频率为 100MHz。（采样频率最好是待测讯号的 4 倍以上）

总线协议解码





封包列表

